



HR-F2-SW-DIGI-DE-V1.0

Senior Software Engineer Embedded Systems (m/w/d)

Fokus: System-Architektur, Linux-Plattformen, Distributed Systems

Tech-Stack: C/C++, Bash, Yocto, Zephyr, STM32, i.MX6, AM62P

Ab sofort oder nach Vereinbarung



Vertragsart:
Unbefristet



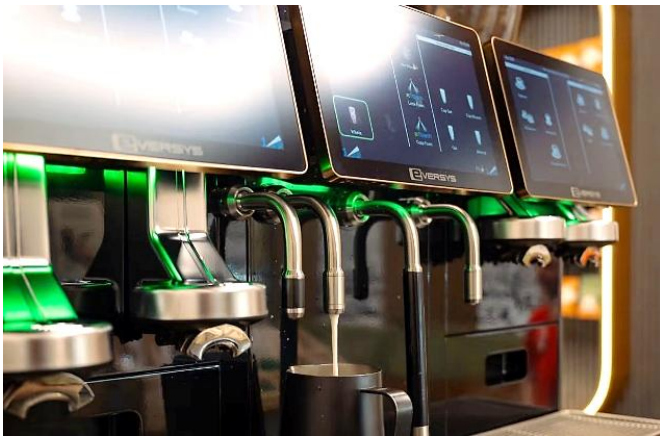
Beschäftigungsgrad:
80-100%



Arbeitsort:
Münsingen



Bewerbungsfrist:
24.05.2026



Eversys Digitronics: Wo Schweizer Ingenieurskunst auf Kaffeekultur trifft

Wir sind das technologische Herzstück der renommierten Eversys SA und Teil der global agierenden De'Longhi Gruppe. Unsere Mission: Wir entwickeln die gesamte Elektronik und Software für unsere hochprofessionellen, vollautomatischen Kaffeemaschinen.

Unsere Vision und Innovation

Eversys hat sich durch die stetige Entwicklung innovativer Extraktionsmethoden und intelligenter Qualitätskontrolle zum führenden Unternehmen im Bereich der automatischen Kaffeemaschinen etabliert. Unsere treibende Vision ist es, die perfekte Brücke zwischen der Tradition der italienischen Siebträgermaschine und der Geschwindigkeit sowie der digitalen Intelligenz eines Vollautomaten zu schlagen. Wir bieten unseren Kunden weltweit einen echten Mehrwert: ein einzigartiges sensorisches Tassenerlebnis, absolute Konsistenz, Echtzeit-Konnektivität, höchste Produktivität und einfache Wartung.



Dein Profil – Echte Erfahrung zählt

- **Battle Scars:** Du hast bereits Systeme „from scratch“ entworfen oder erfolgreich durch komplexe Refactoring-Phasen geführt. Wir suchen jemanden, der weiss, was passiert, wenn Theorie auf reale Hardware-Latenzen trifft.
- **Embedded Linux & MCU:** Du verstehst Linux als Plattform. Du musst kein Full-Time Yocto-Maintainer sein, aber du verstehst die Mechanismen (Layers, Rezepte, Kernel/User-Space, um die Architektur vorzugeben.
- **Erfahrung mit Real-Time-OS** (idealerweise Zephyr) ist ein starkes Plus.
- **Code & Scripts:** Du bist sicher in C/C++ und nutzt Scripts als Schweizer Taschenmesser für die Automatisierung deiner Arbeitsabläufe.
- **Sprachen:** Deutsch und Englisch sind ein Muss. Französisch ein grosses Plus.



Benefits - Warum wir?

- **Technischer Einfluss:** Du bist kein Rädchen im Getriebe, sondern der Architekt, der die technologische Roadmap für unsere Premium-Produkte definiert.
- **Qualität geht vor:** Wir entwickeln im High-End Bereich – hier zählt technische Exzellenz und langfristiges Denken.
- **Flexibilität:** Home-Office-Möglichkeiten und flexible Arbeitszeiten für Deine Work-Life-Balance.



Deine Aufgaben – Das System orchestrieren

Wir bauen komplexe, verteilte Systeme für das Premium-Industriesegment. Du transformierst unsere bestehende Architektur in ein modernes, verteiltes System. Du bist der Dirigent zwischen Embedded Linux (MPU) und Real-Time-Knoten (MCU). Wenn du weisst, dass ein System nur so stabil ist wie sein schwächstes Glied in der internen Kommunikation, und Begriffe wie „Determinismus“ und „Test-Driven“ zu deinem täglichen Sprachgebrauch zählen, dann bist du hier richtig.

- **System-Architektur:** Du entwirfst das technologische Fundament für unsere nächste Gerätegeneration, bei der i.MX6/AM62P-Knoten (Yocto) nahtlos mit STM32-Targets (Zephyr) kommunizieren.
- **Distributed Intelligence:** Du definierst die Strategie für die maschineninterne Kommunikation.
- **Automatisierung & Tooling:** Du baust die Brücke zwischen Entwicklung und Deployment.
- **Security by Design:** Du implementierst Sicherheitskonzepte (CRA-Konformität), die den gesamten Lifecycle abdecken – vom sicheren Cloud-Link bis zum Update-Mechanismus auf dem Device.



Interessiert?

Dann schreibe uns: jobs.bern@eversys.com

